

# **Escuela Superior de Ingeniería y Tecnología**

## **Grado en Ingeniería Electrónica Industrial y Automática**

**GUÍA DOCENTE DE LA ASIGNATURA (ESCENARIO 1):**

**Fundamentos de Ingeniería Electrónica  
(2021 - 2022)**

## 1. Datos descriptivos de la asignatura

<b>Asignatura: Fundamentos de Ingeniería Electrónica</b>	<b>Código: 339392105</b>
<ul style="list-style-type: none"><li>- Centro: <b>Escuela Superior de Ingeniería y Tecnología</b></li><li>- Lugar de impartición: <b>Escuela Superior de Ingeniería y Tecnología</b></li><li>- Titulación: <b>Grado en Ingeniería Electrónica Industrial y Automática</b></li><li>- Plan de Estudios: <b>2010 (Publicado en 2011-12-12)</b></li><li>- Rama de conocimiento: <b>Ingeniería y Arquitectura</b></li><li>- Itinerario / Intensificación:</li><li>- Departamento/s: <b>Ingeniería Industrial</b></li><li>- Área/s de conocimiento: <b>Tecnología Electrónica</b></li><li>- Curso: <b>2</b></li><li>- Carácter: <b>Obligatoria</b></li><li>- Duración: <b>Segundo cuatrimestre</b></li><li>- Créditos ECTS: <b>6,0</b></li><li>- Modalidad de impartición: <b>Presencial</b></li><li>- Horario: <b>Enlace al horario</b></li><li>- Dirección web de la asignatura: <b><a href="http://www.campusvirtual.ull.es">http://www.campusvirtual.ull.es</a></b></li><li>- Idioma: <b>Castellano e Inglés (0,3 ECTS en Inglés)</b></li></ul>	

## 2. Requisitos para cursar la asignatura

Se requiere de conocimientos en teoría de circuitos

## 3. Profesorado que imparte la asignatura

<b>Profesor/a Coordinador/a: ALEJANDRO JOSE AYALA ALFONSO</b>
- Grupo: <b>Teoría (GTPA) y prácticas (GP1, GP2 , GP3 y GP4)</b>
<b>General</b> <ul style="list-style-type: none"><li>- Nombre: <b>ALEJANDRO JOSE</b></li><li>- Apellido: <b>AYALA ALFONSO</b></li><li>- Departamento: <b>Ingeniería Industrial</b></li><li>- Área de conocimiento: <b>Tecnología Electrónica</b></li></ul>

#### Contacto

- Teléfono 1: **922318249**
- Teléfono 2:
- Correo electrónico: **aayala@ull.es**
- Correo alternativo:
- Web: **<http://www.campusvirtual.ull.es>**

#### Tutorías primer cuatrimestre:

Desde	Hasta	Día	Hora inicial	Hora final	Localización	Despacho
Todo el cuatrimestre		Martes	09:00	12:00	Escuela Superior de Ingeniería y Tecnología - AN.4A ESIT	P2.076
Todo el cuatrimestre		Jueves	09:00	12:00	Escuela Superior de Ingeniería y Tecnología - AN.4A ESIT	P2.076

Observaciones: Las tutorías comenzarán desde la primera semana del mes de septiembre de cada curso académico

#### Tutorías segundo cuatrimestre:

Desde	Hasta	Día	Hora inicial	Hora final	Localización	Despacho
Todo el cuatrimestre		Martes	09:00	12:00	Escuela Superior de Ingeniería y Tecnología - AN.4A ESIT	P2.076
Todo el cuatrimestre		Jueves	09:00	12:00	Escuela Superior de Ingeniería y Tecnología - AN.4A ESIT	P2.076

Observaciones: Las tutorías comenzarán desde la primera semana del mes de septiembre de cada curso académico

#### 4. Contextualización de la asignatura en el plan de estudio

Bloque formativo al que pertenece la asignatura: **Común a la rama Industrial**  
 Perfil profesional: **Ingeniería Electrónica Industrial y Automática**

#### 5. Competencias

#### Específicas

**11** - Conocimientos de los fundamentos de la electrónica.

#### Generales

**T3** - Conocimiento en materias básicas y tecnológicas, que les capacite para el aprendizaje de nuevos métodos y teorías, y les dote de versatilidad para adaptarse a nuevas situaciones.

**T4** - Capacidad de resolver problemas con iniciativa, toma de decisiones, creatividad, razonamiento crítico y de comunicar y transmitir conocimientos, habilidades y destrezas en el campo de la Ingeniería Electrónica Industrial.

**T5** - Conocimientos para la realización de mediciones, cálculos, valoraciones, tasaciones, peritaciones, estudios, informes, planes de labores y otros trabajos análogos.

**T6** - Capacidad para el manejo de especificaciones, reglamentos y normas de obligado cumplimiento.

**T7** - Capacidad de analizar y valorar el impacto social y medioambiental de las soluciones técnicas.

**T9** - Capacidad de trabajar en un entorno multilingüe y multidisciplinar.

#### Transversales

**O5** - Capacidad para aprender y trabajar de forma autónoma.

**O7** - Capacidad de razonamiento crítico/análisis lógico.

**O8** - Capacidad para aplicar los conocimientos a la práctica.

**O9** - Capacidad para trabajar en equipo de forma eficaz.

#### Básicas

**CB1** - Que los estudiantes hayan demostrado poseer y comprender conocimientos en un área de estudio que parte de la base de la educación secundaria general, y se suele encontrar a un nivel que, si bien se apoya en libros de texto avanzados, incluye también algunos aspectos que implican conocimientos procedentes de la vanguardia de su campo de estudio.

**CB2** - Que los estudiantes sepan aplicar sus conocimientos a su trabajo o vocación de una forma profesional y posean las competencias que suelen demostrarse por medio de la elaboración y defensa de argumentos y la resolución de problemas dentro de su área de estudio.

**CB3** - Que los estudiantes tengan la capacidad de reunir e interpretar datos relevantes (normalmente dentro de su área de estudio) para emitir juicios que incluyan una reflexión sobre temas relevantes de índole social, científica o ética.

**CB4** - Que los estudiantes puedan transmitir información, ideas, problemas y soluciones a un público tanto especializado como no especializado.

**CB5** - Que los estudiantes hayan desarrollado aquellas habilidades de aprendizaje necesarias para emprender estudios posteriores con un alto grado de autonomía.

## 6. Contenidos de la asignatura

### Contenidos teóricos y prácticos de la asignatura

Todos los temas teóricos serán impartidos por el profesor Alejandro José Ayala Alfonso.

La asignatura que se centra en el estudio de los componentes electrónicos discretos así como de circuitos con diodos

semiconductores, transistores de bipolares de unión, transistores de efecto campo, amplificadores operacionales y circuitos lógicos.

#### Tema 1. Circuitos equivalentes

- Equivalentes de Thevenin y Norton.
- Cuadripolos. Parámetros Z y h.

#### Tema 2. El diodo semiconductor

- Introducción.
- Unión PN. El diodo.
- Diodos reales e ideales.
- Tipos de diodos.

#### Tema 3. Circuitos con diodos

- Recta de carga en DC.
- Análisis para señales débiles. Resistencia dinámica.
- Circuitos rectificadores.
- Fuentes de alimentación. Estabilización.

#### Tema 4. El BJT.

- Uniones NPN y PNP. El transistor.
- Características estáticas en EC, BC y CC.
- Polarización. Punto Q.
- Estabilidad del punto de operación. Parámetros de estabilidad térmica.
- Circuitos de polarización con compensación térmica.
- Circuito equivalente del transistor. Modelo de parámetros híbridos.

#### Tema 5. Amplificadores monoetapa y multietapa

- Amplificadores. Conceptos básicos.
- Amplificador de pequeña señal. Análisis gráfico. Recta de carga en AC.
- Circuito equivalente a frecuencias medias. Impedancias de entrada y salida.
- Ganancias en tensión y corriente a frecuencias medias.
- Circuito equivalente a frecuencias bajas. Impedancias de entrada y salida.
- Ganancias en tensión y corriente a frecuencias bajas.
- Circuito equivalente a frecuencias altas. Impedancias de entrada y salida.
- Ganancias en tensión y corriente a frecuencias altas.
- Parámetros Avoc y Aisc.
- Amplificadores multietapa.

#### Tema 6. Amplificadores sintonizados

- Características fundamentales. Utilidad.
- Circuito equivalente. Impedancias de entrada y salida.
- Ganancia en tensión. Ancho de banda.

#### Tema 7. Amplificadores realimentados

- Características fundamentales. Utilidad.
- Amplificadores realimentados en tensión.
- Amplificadores realimentados en corriente.

- Osciladores. Criterios de Barkhausen.

#### Tema 8. Amplificadores diferenciales

- Características fundamentales. Utilidad.
- Polarización en DC.
- Circuito equivalente.
- Ganancias en tensión.
- Impedancias de entrada y salida.

#### Tema 9. Transistores de efecto campo: El J-FET y el MOS-FET

- Características fundamentales. Principios de funcionamiento.
- Polarización.
- Circuitos equivalentes. Modelo de pequeña señal.

#### Tema 10. El amplificador operacional

- Características fundamentales. Utilidad.
- Etapas básicas en un AO.
- Tensión de offset.
- Impedancias de entrada y salida en lazo cerrado.
- Circuitos básicos con A.O.
- Introducción a la simulación analógica.
- Filtros activos.

- Todas las sesiones prácticas serán impartidas por Alejandro José Ayala Alfonso.

Práctica 1.- Circuitos en DC y con diodo. Montaje de un circuito en DC. Equivalente Thevenin entre dos terminales. Curva característica de un diodo. Circuito con diodo, determinación teórica y práctica del punto Q

Práctica 2.- Amplificador monoetapa. Montaje de un amplificador en Clase A mediante BJT. Determinación experimental del punto Q y diagrama de Bode. Comparación de los resultados experimentales con los obtenidos en clases prácticas en el aula. Montaje de un oscilador.

Práctica 3.- Circuitos con amplificadores operacionales. Montaje de diferentes circuitos haciendo uso del UA741.

#### Actividades a desarrollar en otro idioma

- Tarea a realizar: Diseño de un circuito con diodos, transistores o amplificadores operacionales.

Mediante un trabajo, los alumnos realizarán el diseño de un circuito con diodos, transistores y amplificadores operacionales (emplearán uno o dos de los componentes electrónicos anteriormente citados, de igual o diferente tipo), donde harán uso de las hojas características en inglés de los componentes activos empleados (Datasheets) y redactarán el informe final en dicho idioma o, como mínimo, incluirán durante su redacción un resumen en inglés con una extensión no inferior a las quinientas palabras. Para su evaluación, se tendrá especialmente en cuenta que el alumno haya hecho uso de la terminología técnica de electrónica en inglés.

## 7. Metodología y volumen de trabajo del estudiante

### Descripción

Teniendo en cuenta el carácter presencial de la Universidad de La Laguna y de sus titulaciones, se procurará obtener la máxima presencialidad posible compatible con las condiciones sanitarias recomendadas por el Ministerio de Sanidad. Se intentará que la presencialidad anteriormente aludida sea la máxima posible en aquellas actividades formativas de carácter práctico o experimental, como es el caso de las prácticas de laboratorio.

Respecto a las clases a grupos de teoría, se impartirán a través del sistema de streaming instalado en las aulas con apoyo del Google Meet, pudiendo complementarse mediante el uso de tabletas gráficas y transparencias proyectadas en la pantalla.

Dicho lo anterior, indicar que la asignatura presenta un enfoque eminentemente experimental donde se destinan un total de 20 horas presenciales a las clases teóricas mientras que el resto tiene carácter práctico.

La metodología seguida está basada en el aprendizaje por módulos de objetivos. En ese sentido, el contenido de la materia está dividido en cinco bloques secuenciales que están relacionados entre sí, comenzando por el estudio de componentes electrónicos básicos como los diodos y finalizando por otros más complejos como los amplificadores operacionales. Los bloques serían: diodos, transistor bipolar de unión (BJT), amplificadores, transistores de efecto campo y amplificador operacional.

Para su estudio, las clases teóricas aportan los conocimientos fundamentales sobre los que se apoyan tanto las clases prácticas de problemas como de laboratorio. Ambas, permiten ahondar en todas las competencias generales del título desarrolladas en esta asignatura, especialmente en lo referente al razonamiento crítico, análisis lógico y capacidad para aplicar los conocimientos a la práctica, entre otros.

Por último, se ha recurrido a que los alumnos realicen un trabajo (10 horas de trabajo autónomo) donde han de ser capaces de diseñar un circuito haciendo uso de bibliografía en inglés y presentar la memoria del mismo escrita en dicho idioma.

Para las clases teóricas se hace uso de la pizarra con la ayuda, cuando es necesario, de transparencias. Entre las anteriores, las clases prácticas de problemas se intercalan a lo largo del curso en una proporción aproximada del 50% para cada una.

Los alumnos disponen en el entorno virtual de la ULL de todas las hojas de problemas de los diferentes bloques que conforman la asignatura, parte de los cuales serán resueltos en las horas presenciales y el resto en las horas de trabajo autónomo contabilizado para el estudio de las clases prácticas de problemas.

Para las prácticas de laboratorio, los alumnos dispondrán en el mismo entorno virtual de los correspondientes guiones con suficiente antelación. De esta forma, éstos antes de acudir al laboratorio pueden descargar toda la información de la práctica a realizar ese día. No obstante, al inicio de cada sesión, el profesor explicará en la pizarra los aspectos más importantes a desarrollar, resolviendo las posibles dudas que puedan surgir.

Tanto para la resolución de hojas de problemas como para la preparación de las prácticas (lectura de guiones), los alumnos disponen de 30 horas de trabajo autónomo, que se completan con otras tantas para la preparación de exámenes y 20 para el estudio/preparación de clases teóricas.

El alumnado necesitará disponer de un ordenador o dispositivo con conexión a internet (cámara y micrófono) para el acceso a los programas autorizados por la Universidad para la participación en videoconferencias. Esta necesidad es tanto para poder visualizar las clases por videoconferencia, para participar en cualquier otra actividad en línea y las pruebas de evaluación, en el caso que éstas no puedan ser presenciales.

**Actividades formativas en créditos ECTS, su metodología de enseñanza-aprendizaje y su relación con las competencias que debe adquirir el estudiante**

Actividades formativas	Horas presenciales	Horas de trabajo autónomo	Total horas	Relación con competencias
Clases teóricas o de problemas a grupo completo	20,00	0,00	20,0	[CB5], [O7], [T9], [T7], [T3], [11]

Clases prácticas en aula a grupo mediano o grupo completo	21,00	0,00	21,0	[CB5], [CB2], [O9], [O8], [O7], [O5], [T9], [T7], [T6], [T5], [T4], [11]
Realización de trabajos (individual/grupal)	0,00	10,00	10,0	[CB5], [CB4], [CB3], [CB2], [CB1], [O9], [O8], [O7], [O5], [T9], [T7], [T6], [T5], [T4], [T3], [11]
Estudio/preparación de clases teóricas	0,00	20,00	20,0	[O7], [O5], [T9], [T7], [T6], [T5], [T4], [T3], [11]
Estudio/preparación de clases prácticas	0,00	30,00	30,0	[CB5], [CB3], [O9], [O8], [O7], [O5], [T9], [T7], [T6], [T5], [T4], [T3], [11]
Preparación de exámenes	0,00	30,00	30,0	[O9], [O7], [O5], [T4], [T3], [11]
Realización de exámenes	4,00	0,00	4,0	[O8], [O7], [11]
Asistencia a tutorías, presenciales y/o virtuales, a grupo reducido	3,00	0,00	3,0	[O7], [11]
Prácticas de laboratorio o en sala de ordenadores a grupo reducido	12,00	0,00	12,0	[CB5], [CB2], [O9], [O8], [O7], [O5], [T9], [T7], [T6], [T5], [T4], [11]
Total horas	60,00	90,00	150,00	
		Total ECTS	6,00	

## 8. Bibliografía / Recursos

### Bibliografía Básica

Principios de Electrónica, A.P. Malvino, Ed. McGraw-Hill.  
Diseño Electrónico. Circuitos y sistemas, C.J. Savant Jr. y otros, Ed. Prentice Hall.

### Bibliografía Complementaria

#### Circuitos

Electrónicos. Análisis, simulación y diseño, Norbert R. Malik, Ed. Prentice Hall.

#### Circuitos

Electrónicos. Discretos e integrados. Donald L. Schilling y Charles Belove. Ed. McGraw-Hill

#### Otros Recursos

Hojas de características de componentes electrónicos:

- [www.alldatasheet.com](http://www.alldatasheet.com)
- <http://es.rs-online.com/web/>
- <http://es.farnell.com/jsp/home/homepage.jsp?CMP=KNC-GES-FES-GEN-PFB&mckv=sOusUxkfu>

## 9. Sistema de evaluación y calificación

### Descripción

A continuación se recogen las consideraciones más relevantes relacionadas con la evaluación de la asignatura que se establecen en el Reglamento de Evaluación y Calificación de la Universidad de La Laguna (BOC de 19 de enero de 2016) o el que la Universidad tenga vigente, además de por lo establecido en la Memoria de Verificación inicial del título o posteriores modificaciones.

#### EVALUACIÓN CONTINUA

La evaluación del alumnado se realizará de acuerdo a los siguientes apartados:

- Pruebas de desarrollo [competencias 11 y O5].
- Informe de trabajo y proyecto [competencias T7, T9, O7, O8, O9, 11, CB1, CB2, CB3, CB4 y CB5].
- Pruebas de ejecución de tareas reales y/o simuladas [competencias O5, O7, O8 y 11].

La consecución de los objetivos se valorará de acuerdo con los siguientes criterios:

- Realización de pruebas de desarrollo (Examen de teoría y problemas, 70%, 7 puntos).
  - Informe de trabajo y proyecto (10%, 1 punto). De este punto, 0,25 se emplearán en evaluar la "actividad desarrollada en otro idioma" en lo referente al uso correcto del inglés técnico.
  - Pruebas de ejecución de tareas reales y/o simuladas (Examen de prácticas, 20%, 2 puntos).
- La calificación final de cada estudiante corresponderá a la suma de las puntuaciones obtenidas en los apartados a), b) y c). No obstante, para que ello tenga lugar, será necesario obtener, al menos, una calificación de 3,5 puntos (sobre 7) en el apartado a). De no ser así, la nota final sería la obtenida en dicho apartado a).

Las calificaciones alcanzadas en los apartado b) y c) serán válidas para todas las convocatorias del curso académico.

En el Método de Evaluación Continua, la asistencia a las prácticas de laboratorio es obligatoria. En caso que el/la estudiante no asista a todas las sesiones prácticas de laboratorio, la evaluación se realizará haciendo uso del Método de Evaluación Alternativa.

#### EVALUACIÓN ALTERNATIVA

La evaluación del alumnado se efectuará de acuerdo a los siguientes apartados:

d) Realización de pruebas de desarrollo (Examen de teoría y problemas, 70%, 7 puntos) [competencias 11 y O5].

e) Pruebas de ejecución de tareas reales en el laboratorio (examen práctico en el laboratorio), donde harán uso de las hojas características de componentes en inglés (datasheets) y su redacción se realizará en dicho idioma (30%, 3 puntos) [competencias T7, T9, O5, O7, O8, O9, 11, CB1, CB2, CB3, CB4 y CB5]. En este caso, de estos 3 puntos, 0,5 se emplearán en evaluar la "actividad desarrollada en otro idioma" en lo referente al uso correcto del inglés técnico.

Las pruebas d) se realizarán en la fecha, hora y lugar señalados por el Centro, mientras que las e) tendrán lugar el mismo día que las anteriores, pero en horario complementario, en el Laboratorio de Electrónica sito en la planta cero del Edificio de las antiguas Facultades de Física y Matemáticas (cabe la posibilidad de que dichas pruebas se realicen en las nuevas dependencias del Dpto. de Ingeniería Industrial en el Edificio de la Escuela Superior de Ingeniería y Tecnología pero, de ser así, el alumnado sería convenientemente informado con la suficiente antelación). Es decir, si las primeras son en horario de tarde, las e) lo serán en el Laboratorio de Electrónica en horario de mañana y viceversa. Si como resultado de lo anteriormente expuesto, la celebración de las pruebas e) se tuvieran que realizar en horario de mañana, éstas se harían a las 9:00 horas y a las 15:00h si fueran en horario de tarde.

En caso de que las pruebas de desarrollo d) estuvieran fijadas por el centro durante un sábado, las de tareas reales en el laboratorio e) se celebrarían a las 9:00h del siguiente lunes, o el martes si el lunes fuera festivo.

La calificación final del alumno corresponderá a la suma de las puntuaciones obtenidas en los apartados d) y e). No obstante, para que ello tenga lugar, será necesario obtener, al menos, una calificación de 3,5 y 1,5 puntos, respectivamente, en dichos apartados. De no ser así, la nota final sería la media de ambos apartados.

#### Estrategia Evaluativa

Tipo de prueba	Competencias	Criterios	Ponderación
Pruebas de desarrollo	[O8], [O7], [11]	<ul style="list-style-type: none"> <li>- Demostrar conocimientos sobre fundamentos de electrónica.</li> <li>- Expresarse con concreción y adecuadamente al comunicar ideas por escrito en el desarrollo de preguntas teóricas.</li> <li>- Demostrar, con la resolución de problemas, su capacidad de razonamiento.</li> </ul>	70,00 %
Trabajos y proyectos	[CB5], [CB4], [CB3], [CB2], [CB1], [O9], [O8], [O7], [O5], [T9], [T7], [T6], [T5], [T4], [T3], [11]	<ul style="list-style-type: none"> <li>- Capacidad para enfrentar de manera crítica, de forma individual o en grupo, la resolución de problemas de diseño en el campo de la electrónica.</li> <li>- Capacidad de aplicar conocimientos teóricos a la práctica.</li> </ul>	10,00 %

Pruebas de ejecuciones de tareas reales y/o simuladas	[O8], [O7], [11]	<ul style="list-style-type: none"> <li>- Demostrar razonamiento crítico.</li> <li>- Capacidad de interpretar resultados y realizar medidas.</li> <li>- Capacidad de resolver problemas prácticos. relacionados con la electrónica.</li> <li>- Capacidad de aplicar conocimientos teóricos a la práctica.</li> </ul>	20,00 %
---	------------------	---	---------

## 10. Resultados de Aprendizaje

El estudiante, para superar esta asignatura, deberá ser capaz de:

- Adquirir los conocimientos básicos en el campo de la electrónica que le van a capacitar para aprender nuevos métodos y teorías.
- Desarrollar la capacidad de resolver problemas y toma de decisiones tan frecuentes en el caso del diseño electrónico.
- Adquirir experiencia práctica en el manejo de dispositivos electrónicos de medida: osciloscopio, generadores de señal, frecuencímetros, analizador lógico, etc.
- Acostumbrarse a trabajar con reglamentos y especificaciones técnicas en lengua inglesa.

## 11. Cronograma / calendario de la asignatura

### Descripción

La asignatura se desarrolla en 15 semanas, durante el segundo cuatrimestre, según la siguiente distribución en lo referente a las horas presenciales del alumno:

- 20 horas de clase de contenido teórico en el aula de clase.
- 33 horas de clase de contenido práctico, repartidas en 12 horas/alumno de prácticas de laboratorio y 21 horas de clases prácticas de problemas en el aula.

Tanto las clases teóricas como las de problemas se impartirán en el Aula 3 del Edificio de Física y Matemáticas, mientras que las prácticas de laboratorio se realizarán en el Laboratorio de Electrónica sito en la planta baja del mismo edificio o en las nuevas instalaciones del Departamento de Ingeniería Industrial situadas en el edificio de la Escuela Superior de Ingeniería y Tecnología.

Teniendo en cuenta que el contenido de la materia a impartir en el aula es aproximadamente de un 50% de teoría y otro tanto para los problemas, no se dedicaran horas concretas para la resolución de problemas o la impartición de teoría, sino que ambas se irán intercalando a lo largo del desarrollo de la asignatura según sea necesario.

Por otro lado, se dedicarán:

- 3 horas de tutoría presencial en el aula ubicadas al final de curso para resolver cuestiones/dudas relativas a toda la materia impartida durante el curso.
- 4 horas para realizar exámenes.

Resumen:

**Utilización del aula:**

Se dispone de una reserva de 3 horas semanales del Aula 3 (2 horas los miércoles de 15:00 a 17:00 y 1 hora los jueves de 16:00 a 17:00 h), lo que hace un total de 45 horas en el cuatrimestre. Como resumen, éstas serán invertidas en:

- Teoría (20h) + problemas (21h) + tutoría presencial (3h) (Total 44 horas).

Por otro lado, tendríamos:

- 4 horas para la realización de exámenes (en aula a definir por el Centro).
- 12 horas de prácticas de laboratorio.

Las tres horas de tutoría presencial situadas al final del cuatrimestre se impartirán en el aula de clase y se dedicarán a resolver posibles dudas generales de toda la asignatura.

**Utilización del laboratorio:**

Las sesiones tendrán lugar los miércoles de 9:00 a 13:00 horas en el laboratorio antes indicado y se realizarán, a ser posible, una vez vista la teoría.

**Aula virtual:**

Los alumnos disponen del aula virtual como medio para la aclaración de dudas puntuales con el profesor, consulta de hojas de problemas, acceder avisos/noticias de carácter general sobre la asignatura, calificaciones, etc.

**LA DISTRIBUCIÓN DE LAS ACTIVIDADES POR SEMANA ES ORIENTATIVA, PUEDE SUFRIR CAMBIOS SEGÚN LAS NECESIDADES DE ORGANIZACIÓN DOCENTE**

**Segundo cuatrimestre**

Semana	Temas	Actividades de enseñanza aprendizaje	Horas de trabajo presencial	Horas de trabajo autónomo	Total
Semana 1:	1	Clases teóricas/problemas: Dipolos y cuadripolos. Preparación de clases teóricas y prácticas.	3.00	3.00	6.00
Semana 2:	2	Clases teóricas/problemas: Unión PN. El diodo. Diodos ideales y reales. Preparación de clases teóricas y prácticas.	3.00	3.00	6.00
Semana 3:	2,3	Clases teóricas/problemas: Tipos de diodos. Recta de carga. Práctica 1.- Circuitos en DC y con diodo (GP1). Preparación de clases teóricas y prácticas.	4.00	3.00	7.00
Semana 4:	3	Clases teóricas/problemas: Circuitos rectificadores. Fuentes de alimentación. Práctica 1.- Circuitos en DC y con diodo (GP2). Preparación de clases teóricas y prácticas.	4.00	3.00	7.00

Semana 5:	4	Clases teóricas/problemas: Uniones PNP y NPN. Determinación del punto Q. Práctica 1.- Circuitos en DC y con diodo (GP3). Preparación de clases teóricas y prácticas.	4.00	3.00	7.00
Semana 6:	4	Clases teóricas/problemas: Estabilidad punto Q. Circuito equivalente BJT. Parámetro híbridos. Práctica 1.- Circuitos en DC y con diodo (GP4). Preparación de clases teóricas y prácticas.	4.00	3.00	7.00
Semana 7:	5	Clases teóricas/problemas: amplificador monoetapa a frecuencias medias. Práctica 2.- Amplificador monoetapa (GP1). Preparación de clases teóricas y prácticas.	4.00	3.00	7.00
Semana 8:	5	Clases teóricas/problemas: el monoetapa a frecuencias bajas y altas. Parámetros de estabilidad térmica. Multietapas. Práctica 2.- Amplificador monoetapa (GP2). Preparación de clases teóricas y prácticas.	4.00	3.00	7.00
Semana 9:	6,7	Clases teóricas/problemas: amplificadores sintonizados y realimentados. Práctica 2.- Amplificador monoetapa (GP3). Trabajo de desarrollo en grupo. Preparación de clases teóricas y prácticas.	4.00	6.00	10.00
Semana 10:	8	Clases teóricas/problemas: amplificadores diferenciales. Práctica 2.- Amplificador monoetapa (GP4). Trabajo de desarrollo en grupo. Preparación de clases teóricas y prácticas.	4.00	6.00	10.00
Semana 11:	9	Clases teóricas/problemas: transistor de efecto campo JFET. Amplificadores. Práctica 3.- Circuitos con amplificadores operacionales (GP1). Trabajo de desarrollo en grupo. Preparación de clases teóricas y prácticas.	4.00	5.00	9.00
Semana 12:	9, 10	Clases teóricas/problemas: transistor de efecto campo MOS-FET. Amplificadores. Clases teóricas/problemas: El amplificador operacional. Introducción. Práctica 3.- Circuitos con amplificadores operacionales (GP2). Trabajo de desarrollo en grupo. Preparación de clases teóricas y prácticas. Preparación exámenes	4.00	5.00	9.00

Semana 13:	10	Clases teóricas/problemas: el A.O. Circuitos básicos. Simulación analógica. Práctica 3.- Circuitos con amplificadores operacionales (GP3). Trabajo de desarrollo en grupo. Entrega del "informe de trabajo y proyecto". Preparación de clases teóricas y prácticas. Preparación exámenes	4.00	6.00	10.00
Semana 14:	10	Clases teóricas/problemas: el A.O. Filtros activos. Práctica 3.- Circuitos con amplificadores operacionales (GP4). Preparación exámenes Preparación de clases teóricas y prácticas.	3.00	4.00	7.00
Semana 15:		Tutorías de aula: repaso de problemas del curso. Preparación exámenes Pruebas de ejecución de tareas reales y/o simuladas en laboratorio: Examen práctico de laboratorio.	7.00	4.00	11.00
Semana 16 a 18:		Preparación de exámenes	0.00	30.00	30.00
Total			60.00	90.00	150.00