

Escuela Superior de Ingeniería y Tecnología

Grado en Ingeniería Informática

GUÍA DOCENTE DE LA ASIGNATURA :

**Sistemas Empotrados
(2024 - 2025)**

1. Datos descriptivos de la asignatura

Asignatura: Sistemas Empotrados	Código: 139264211
<ul style="list-style-type: none">- Centro: Escuela Superior de Ingeniería y Tecnología- Lugar de impartición: Escuela Superior de Ingeniería y Tecnología- Titulación: Grado en Ingeniería Informática- Plan de Estudios: 2010 (Publicado en 2011-03-21)- Rama de conocimiento: Ingeniería y Arquitectura- Itinerario / Intensificación:- Departamento/s: Ingeniería Informática y de Sistemas- Área/s de conocimiento: Arquitectura y Tecnología de Computadores Ingeniería de Sistemas y Automática- Curso: 4- Carácter: Obligatoria- Duración: Primer cuatrimestre- Créditos ECTS: 6,0- Modalidad de impartición: Presencial- Horario: Enlace al horario- Dirección web de la asignatura: http://www.campusvirtual.ull.es- Idioma: Español e Inglés	

2. Requisitos de matrícula y calificación

No existen requisitos para cursar la asignatura

3. Profesorado que imparte la asignatura

Profesor/a Coordinador/a: ALBERTO FRANCISCO HAMILTON CASTRO
- Grupo: Todos los grupos
General <ul style="list-style-type: none">- Nombre: ALBERTO FRANCISCO- Apellido: HAMILTON CASTRO- Departamento: Ingeniería Informática y de Sistemas- Área de conocimiento: Ingeniería de Sistemas y Automática

Contacto - Teléfono 1: 922 84 50 46 - Teléfono 2: - Correo electrónico: albham@ull.es - Correo alternativo: albham@ull.edu.es - Web: https://sites.google.com/a/ull.edu.es/alberto-hamilton/						
Tutorías primer cuatrimestre:						
Desde	Hasta	Día	Hora inicial	Hora final	Localización	Despacho
Todo el cuatrimestre		Lunes	17:30	19:00	Escuela Superior de Ingeniería y Tecnología - Módulo A - AN.4A ESIT	P3.013
Todo el cuatrimestre		Martes	11:00	13:00	Escuela Superior de Ingeniería y Tecnología - Módulo A - AN.4A ESIT	P3.013
Todo el cuatrimestre		Miércoles	17:30	19:00	Escuela Superior de Ingeniería y Tecnología - Módulo A - AN.4A ESIT	P3.013
Todo el cuatrimestre		Miércoles	11:00	12:00	Escuela Superior de Ingeniería y Tecnología - Módulo A - AN.4A ESIT	P3.013
<p>Observaciones: Para acudir a tutoría es necesario reservar alguno de los periodos disponibles a través del sistema de calendario como si indica en la página https://goo.gl/7j9XP6 . Las tutorías por defecto serán presenciales en el despacho. Es posible realizarlas en línea haciendo uso de algunas de las herramientas institucionales disponibles, para lo cual se debe indicar en la cita del calendario o mediante correo electrónico una vez realizada la reserva. La información actualizada (incidencias de cambios o cancelación) se publicarán en https://goo.gl/7j9XP6</p>						
Tutorías segundo cuatrimestre:						
Desde	Hasta	Día	Hora inicial	Hora final	Localización	Despacho

Todo el cuatrimestre		Lunes	16:30	18:00	Escuela Superior de Ingeniería y Tecnología - Módulo A - AN.4A ESIT	P3.013
Todo el cuatrimestre		Jueves	11:00	12:00	Escuela Superior de Ingeniería y Tecnología - Módulo A - AN.4A ESIT	P3.013
Todo el cuatrimestre		Miércoles	16:30	18:00	Escuela Superior de Ingeniería y Tecnología - Módulo A - AN.4A ESIT	P3.013
Todo el cuatrimestre		Lunes	11:00	13:00	Escuela Superior de Ingeniería y Tecnología - Módulo A - AN.4A ESIT	P3.013

Observaciones: Para acudir a tutoría es necesario reservar alguno de los periodos disponibles a través del sistema de calendario como si indica en la página <https://goo.gl/7j9XP6> . Las tutorías por defecto serán presenciales en el despacho. Es posible realizarlas en línea haciendo uso de algunas de las herramientas institucionales disponibles, para lo cual se debe indicar en la cita del calendario o mediante correo electrónico una vez realizada la reserva. La información actualizada (incidencias de cambios o cancelación) se publicarán en <https://goo.gl/7j9XP6>

Profesor/a: JONAY TOMAS TOLEDO CARRILLO

- Grupo: **Todos los grupos**

General

- Nombre: **JONAY TOMAS**
- Apellido: **TOLEDO CARRILLO**
- Departamento: **Ingeniería Informática y de Sistemas**
- Área de conocimiento: **Ingeniería de Sistemas y Automática**

Contacto

- Teléfono 1: **922316170**
- Teléfono 2: **922318287**
- Correo electrónico: **jtoledo@ull.es**
- Correo alternativo:
- Web: **<http://www.campusvirtual.ull.es>**

Tutorías primer cuatrimestre:						
Desde	Hasta	Día	Hora inicial	Hora final	Localización	Despacho
Todo el cuatrimestre		Miércoles	10:30	14:00	Escuela Superior de Ingeniería y Tecnología - Módulo A - AN.4A ESIT	P3.028
Todo el cuatrimestre		Jueves	16:30	19:00	Escuela Superior de Ingeniería y Tecnología - Módulo A - AN.4A ESIT	P3.028
Observaciones:						
Tutorías segundo cuatrimestre:						
Desde	Hasta	Día	Hora inicial	Hora final	Localización	Despacho
Todo el cuatrimestre		Martes	09:00	14:00	Escuela Superior de Ingeniería y Tecnología - Módulo B - AN.4A ESIT	P3.028
Todo el cuatrimestre		Martes	16:00	17:00	Escuela Superior de Ingeniería y Tecnología - Módulo B - AN.4A ESIT	P3.028
Observaciones:						

4. Contextualización de la asignatura en el plan de estudio

Bloque formativo al que pertenece la asignatura: **Itinerario 2: Ingeniería de Computadores**
 Perfil profesional: **Ingeniero Técnico en Informática**

5. Competencias

Tecnología Específica / Itinerario: Ingeniería de Computadores

C31 - Capacidad de diseñar y construir sistemas digitales, incluyendo computadores, sistemas basados en microprocesador y sistemas de comunicaciones.

C32 - Capacidad de desarrollar procesadores específicos y sistemas empotrados, así como desarrollar y optimizar el software de dichos sistemas.

C34 - Capacidad de diseñar e implementar software de sistema y de comunicaciones.

C35 - Capacidad de analizar, evaluar y seleccionar las plataformas hardware y software más adecuadas para el soporte de aplicaciones empotradas y de tiempo real.

Competencias Generales

CG4 - Capacidad para definir, evaluar y seleccionar plataformas hardware y software para el desarrollo y la ejecución de sistemas, servicios y aplicaciones informáticas, de acuerdo con los conocimientos adquiridos según lo establecido en el apartado 5 de este anexo.

CG6 - Capacidad para concebir y desarrollar sistemas o arquitecturas informáticas centralizadas o distribuidas integrando hardware, software y redes de acuerdo con los conocimientos adquiridos según lo establecido en el apartado 5 de este anexo.

Transversales

T1 - Capacidad de actuar autónomamente.

T2 - Tener iniciativa y ser resolutivo.

T3 - Tener iniciativa para aportar y/o evaluar soluciones alternativas o novedosas a los problemas, demostrando flexibilidad y profesionalidad a la hora de considerar distintos criterios de evaluación.

T6 - Capacidad de comunicación efectiva en inglés.

T7 - Capacidad de comunicación efectiva (en expresión y comprensión) oral y escrita, con especial énfasis en la redacción de documentación técnica.

T9 - Capacidad para argumentar y justificar lógicamente las decisiones tomadas y las opiniones.

T10 - Capacidad de integrarse rápidamente y trabajar eficientemente en equipos unidisciplinarios y de colaborar en un entorno multidisciplinar.

T12 - Capacidad de relación interpersonal.

T13 - Capacidad para encontrar, relacionar y estructurar información proveniente de diversas fuentes y de integrar ideas y conocimientos.

T14 - Poseer las habilidades de aprendizaje necesarias para emprender estudios posteriores o mejorar su formación con un cierto grado de autonomía.

T15 - Capacidad de tomar decisiones basadas en criterios objetivos (datos experimentales, científicos o de simulación disponibles).

T16 - Capacidad de planificación y organización del trabajo personal.

T19 - Capacidad de adaptación a los cambios organizativos o tecnológicos.

T20 - Capacidad de trabajar en situaciones de falta de información y/o con restricciones temporales y/o de recursos.

T21 - Capacidad para el razonamiento crítico, lógico y matemático.

T22 - Capacidad para resolver problemas dentro de su área de estudio.

T23 - Capacidad de abstracción: capacidad de crear y utilizar modelos que reflejen situaciones reales.

T25 - Capacidad de análisis, síntesis y evaluación.

Módulo Arquitectura y Tecnología de Computadores

- E2** - Capacidad para resolver problemas de diseño hardware en sistemas empotrados.
- E4** - Comprender las especificidades del diseño de los sistemas empotrados a partir de sus limitaciones fundamentales.
- E5** - Comprender las particularidades de las principales arquitecturas de sistemas empotrados.
- E6** - Capacidad de desarrollar software para sistemas empotrados.

6. Contenidos de la asignatura

Contenidos teóricos y prácticos de la asignatura

- Profesor: Alberto Hamilton

Tema 1: Introducción

- Profesor: Jonay Toledo

Tema 2 : Arquitectura de los Sistemas Empotrados.

Arquitecturas empotradas comunes. Hardware auxiliar: alimentación y adaptación de señales. Microcontroladores.

Tema 3: Comunicaciones en los sistemas empotrados.

Comunicación paralela. Comunicación serial síncrona. Comunicación serial asíncrona. Buses de campo.

- Profesor: Alberto Hamilton

Tema 4: El Software de los sistemas empotrados.

Ensamblado cruzado. Compilación cruzada. Depuración de sistemas empotrados.

Actividades a desarrollar en otro idioma

- Profesores: Todos

Gran parte de la bibliografía y documentación manejada por los alumnos está escrita en inglés.

En las memorias de los trabajos presentados por los alumnos, la introducción y las conclusiones deberán redactarse también en inglés.

Esta actividad corresponde a 0,5 créditos.

7. Metodología y volumen de trabajo del estudiante

Modelo de Enseñanza Centrada en el Alumnado

Aplica el Modelo de Enseñanza Centrada en el Alumnado (MECA - ULL)

Aprendizaje basado en Proyectos (ABP)

Descripción

La metodología a seguir busca un **proceso de enseñanza-aprendizaje centrado en el alumnado** planteado como un proceso cooperativo. La asignatura estará basada en **aprendizaje activo y basado en proyectos**. Se comenzará con la exposición de los fundamentos básicos teóricos necesarios para llevar a cabo los proyectos asignados. En el resto de la asignatura el alumnado acudirá al laboratorio para realizar el desarrollo y prueba de los prototipos asignados.

Al final de la asignatura el alumnado tendrá que realizar un diseño de un sistema empotrado, redactar un informe describiéndolo y exponerlo delante de los profesores y compañeros.

La Inteligencia Artificial (IA) puede ser usada para indagar sobre conceptos y obtener explicación de ejemplos o como una primera aproximación a un problema, pero es necesario analizar las respuestas de manera crítica, contrastando la información, para llegar a un resultado creativo que permita el aprendizaje y evite algunos de los problemas derivados del uso de la IA. En ningún caso se aceptará su uso como sustitutivo del trabajo del alumnado en la correcta asimilación del contenido de la asignatura, especialmente en la generación de código informático, para generar respuestas completas para una tarea o su uso durante las evaluaciones.

Actividades formativas en créditos ECTS, su metodología de enseñanza-aprendizaje y su relación con las competencias que debe adquirir el estudiante

Actividades formativas	Horas presenciales	Horas de trabajo autónomo	Total horas	Relación con competencias
Clases teóricas	20,00	0,00	20,0	[C31], [C32], [CG4], [CG6], [T7], [T14], [T23], [C34], [C35], [E2], [E4], [E5], [E6]
Clases prácticas (aula / sala de demostraciones / prácticas laboratorio)	30,00	0,00	30,0	[C31], [C32], [CG4], [CG6], [T1], [T3], [T9], [T10], [T12], [T13], [T14], [T15], [T20], [T22], [T23], [T25], [C34], [T21], [C35], [E2], [E4], [E5], [E6]
Realización de trabajos (individual/grupal)	0,00	45,00	45,0	[C31], [C32], [CG4], [CG6], [T1], [T2], [T3], [T7], [T9], [T10], [T12], [T13], [T14], [T15], [T16], [T19], [T20], [T22], [T23], [T25], [C34], [T21], [T6], [C35], [E2], [E4], [E5], [E6]
Estudio/preparación de clases teóricas	0,00	10,00	10,0	[C31], [C32], [CG4], [CG6], [T1], [T2], [T3], [T7], [T9], [T10], [T12], [T13], [T14], [T15], [T16], [T19], [T22], [T23], [T25], [C34], [T21], [C35], [E2], [E4], [E5], [E6]

Realización de exámenes	4,00	0,00	4,0	[C31], [C32], [CG4], [CG6], [T1], [T2], [T9], [T20], [T22], [C34], [T21], [C35], [E2], [E4], [E5], [E6]
Asistencia a tutorías	6,00	0,00	6,0	[C31], [C32], [CG4], [CG6], [T1], [T10], [T12], [T13], [C34], [C35], [E2], [E4], [E5], [E6]
Estudio autónomo individual o en grupo	0,00	35,00	35,0	[C31], [C32], [CG4], [CG6], [T1], [T7], [T10], [T13], [T14], [T16], [T19], [T20], [C34], [C35]
Total horas	60,00	90,00	150,00	
		Total ECTS	6,00	

8. Bibliografía / Recursos

Bibliografía Básica

Murti, K. C. S. "Design Principles for Embedded Systems". Springer, 2022.

Web

.

Lacamera, Daniele. "Embedded Systems Architecture : Design and Write Software for Embedded Devices to Build Safe and Connected Systems". Birmingham: Packt, Limited, 2023.

Web.

Morshed, Bashir I. "Embedded Systems - a Hardware-Software Co-Design Approach". Springer International AG, 2021.

Web

.

Apuntes de la asignatura elaborados por los profesores.

Bibliografía Complementaria

"Programming embedded systems with C and GNU development tools" Michael Barr and Anthony Massa. O'Reilly, cop. 2007

"Embedded Linux system design and development" P. Raghavan, Amol Lad, Sriram Neelakandan. Taylor and Francis Group, cop. 2006.

Banik, Subrata., and Zimmer, Vincent. "System Firmware : An Essential Guide to Open Source and Embedded Solutions".

Berkeley, CA: Apress L. P, 2022.

Web

.

Kopetz, Hermann, and Wilfried Steiner. "Real-Time Systems". Cham: Springer International AG, 2022.

Web

.

Otros Recursos

Sala de ordenadores.

Herramientas software para el desarrollo y depuración de aplicaciones en sistemas empotrados.

Componentes electrónicos.

9. Sistema de evaluación y calificación

Descripción

La Evaluación de la asignatura se rige por el Reglamento de Evaluación y Calificación (REC) de la Universidad de La Laguna que la Universidad tenga vigente, además de por lo establecido en la actual Memoria Modificación por la que se rige la titulación.

Esta asignatura tiene contenidos **eminente práctico** que solo pueden realizarse durante el periodo lectivo que ésta tenga asignada y solo podrán evaluarse por Evaluación Continua (Punto 4.10 del REC)

EVALUACIÓN CONTINUA (EvC):

La consecución de los objetivos se valorará de acuerdo a las siguientes actividades:

A) Asistencia a clase (ponderación 5%)

Módulo I:

I1.1) Informe 1 del tema 1 (ponderación 4%)

I1.2) Informe 2 del tema 1 (ponderación 4%)

I1.3) Informe 3 del tema 1 (ponderación 4%)

I1.4) Informe 4 del tema 1 (ponderación 8%)

P1.1) Práctica 1 del tema 2 (ponderación 10%)

P1.2) Práctica 1 del tema 3 (ponderación 10%)

Módulo II:

P2.1) Práctica 1 de los temas 3 y 4 (ponderación 15%)

I2.1) Informe sobre la Práctica 1 de los temas 3 y 4 (ponderación 5%)

P2.2) Práctica 2 de los temas 3 y 4 (ponderación 15%)

I2.2) Informe sobre la Práctica 2 de los temas 3 y 4 (ponderación 5%)

Módulo III:

TF) Trabajo Final y su exposición del (ponderación 15%). Esta es la prueba final de la EvC y se realizará en las fechas indicadas por el ESIT para el examen de la asignatura.

Es necesario obtener una nota de 4,5 sobre 10,0 en TODAS las actividades para realizar la media, en caso contrario la nota de la convocatoria será el valor mínimo entre 4,5 y la media ponderada considerando una nota de 0,0 en las actividades no presentadas.

Se entenderá agotada la convocatoria cuando un estudiante se presente al 100% de las pruebas. En caso de detectarse plagio o copia, independientemente del número de pruebas realizadas, la nota de la convocatoria será el valor mínimo entre 4,5 y la media ponderada considerando una nota de 0,0 en las actividad copiada y en las no presentadas.

La modalidad de evaluación continua se mantendrá en la segunda convocatoria. Cada estudiante podrá entregar los informes no presentados, también podrá presentar y exponer el TF si no lo tiene superado.

Solo se guardará la nota de los módulos realizados en cursos anteriores si se han aprobado todas las actividades que corresponden al módulo.

RESPECTO A LA 5ª CONVOCATORIA Y POSTERIORES:

El alumnado que se encuentre en la quinta o posteriores convocatorias, y desee ser evaluado por un Tribunal, deberá presentar una solicitud a través del procedimiento habilitado en la sede electrónica dirigida al Director/a de la ESIT. Dicha solicitud deberá realizarse con una antelación de al menos diez días hábiles antes del inicio de cada convocatoria oficial

Estrategia Evaluativa

Tipo de prueba	Competencias	Criterios	Ponderación
Valoración de las actividades prácticas en el laboratorio	[C31], [C32], [CG4], [CG6], [T1], [T2], [T3], [T7], [T9], [T10], [T12], [T13], [T14], [T15], [T16], [T19], [T20], [T22], [T23], [T25], [C34], [T21], [T6], [C35], [E2], [E4], [E5], [E6]	- Nivel de Conocimientos demostrado. - Consecución de Objetivos. - Habilidades en el manejo de los recursos del laboratorio.	50,00 %
Asistencia y participación regular a todas las actividades de la asignatura	[C31], [C32], [CG4], [CG6], [T1], [T2], [T3], [T7], [T9], [T10], [T12], [T13], [T14], [T15], [T16], [T19], [T20], [T22], [T23], [T25], [C34], [T21], [T6], [C35], [E2], [E4], [E5], [E6]	- Asistencia y participación	5,00 %

Elaboración de informes	[T12], [T3], [T16], [T9], [E6], [E4], [T25], [C32], [T13], [T6], [T23], [T14], [T20], [T15], [CG6], [C31], [T22], [T1], [T10], [E5], [T21], [CG4], [C34], [E2], [T2], [C35], [T7], [T19]	- Adecuación a lo solicitado. - Concreción en la redacción.	30,00 %
Realización de trabajos y su defensa y/o exposición	[T12], [T3], [T16], [T9], [E6], [E4], [T25], [C32], [T13], [T6], [T23], [T14], [T20], [T15], [CG6], [C31], [T22], [T1], [T10], [E5], [T21], [CG4], [C34], [E2], [T2], [C35], [T7], [T19]	- Adecuación a lo solicitado. - Nivel de Conocimientos adquiridos. - Prestaciones de los diseños. - Concreción en la redacción/exposición.	15,00 %

10. Resultados de Aprendizaje

- Diseñar el hardware auxiliar necesario para el funcionamiento autónomo de un sistema empotrado
- Diseñar, codificar y depurar programas que solucionen problemas o módulos habituales en el campo de los sistemas empotrados. Se realizarán para procesadores de entre los utilizados habitualmente en sistemas empotrados y utilizando lenguajes de nivel medio o bajo.
- Diseñar un sistema empotrado eligiendo adecuadamente el problema a solucionar, las funcionalidades, arquitectura, periféricos, lenguaje de programación y algoritmo de control del mismo. Elaborar un informe técnico del diseño realizado y exponerlo ante los profesores y compañeros respondiendo a las preguntas de los asistentes. La introducción y conclusiones deben estar redactadas en inglés.

11. Cronograma / calendario de la asignatura

Descripción

La asignatura se desarrolla a lo largo de las 17 semanas del primer cuatrimestre según la estructura que se expone en la tabla más adelante. Todas las actividades se realizarán en aula de teoría o un laboratorio del Departamento, según convenga en cada momento, en el horario asignado por el Centro.

La distribución de los temas por semana es orientativo, puede sufrir cambios según las necesidades de organización docente.

Primer cuatrimestre					
Semana	Temas	Actividades de enseñanza aprendizaje	Horas de trabajo presencial	Horas de trabajo autónomo	Total
Semana 1:	1, 2	Clase Teórica	4.00	5.00	9.00
Semana 2:	2	Clase Teórica	4.00	5.00	9.00
Semana 3:	3	Clase Teórica	4.00	5.00	9.00
Semana 4:	3, 4	Clase Teórica	4.00	5.00	9.00
Semana 5:	4	Clase Teórica	4.00	5.00	9.00
Semana 6:	Todos	Clase Práctica	4.00	6.00	10.00
Semana 7:	Todos	Clase Práctica, Tutoría	4.00	6.00	10.00
Semana 8:	Todos	Clase Práctica	4.00	6.00	10.00
Semana 9:	Todos	Clase Práctica, Tutoría	4.00	6.00	10.00
Semana 10:	Todos	Clase Práctica	4.00	6.00	10.00
Semana 11:	Todos	Clase Práctica, Tutoría	4.00	7.00	11.00
Semana 12:	Todos	Clase Práctica	4.00	7.00	11.00
Semana 13:	Todos	Clase Práctica, Tutoría	4.00	7.00	11.00
Semana 14:	Todos	Clase Práctica	4.00	7.00	11.00
Semana 15 a 17:	Todos	Preparación y exposición del Trabajo Final	4.00	7.00	11.00
Total			60.00	90.00	150.00